

**République Algérienne Démocratique et Populaire**  
**Ministère de l'Enseignement Supérieur et de la Recherche Scientifique**

**Université Dr Moulay Tahar de Saida**  
**Faculté de Technologie**  
**Département d'Electronique**



**Spécialité : ELN instrumentation**  
**Niveau : 1<sup>eme</sup> Année Master**  
**Année Universitaire : 2020-2021**

**PLANNING DU SEMESTRE S2 ( 1 M Instr )**

Salle 12

	<b>Samedi</b>	<b>Dimanche</b>	<b>Lundi</b>	<b>Mardi</b>	<b>Mercredi</b>	<b>Jeudi</b>
<b>08h-10h</b>	Microprocesseurs & DSP C <b>Bellil</b>	Microprocesseurs & DSP C <b>Bellil</b>	ELN Num Av : VHDL – FPGA C <b>Seghier</b>	Systèmes asservis numériques C <b>Bensaad</b>	Avant-projet C <b>Gouni</b>	Réseaux et communication industriels C <b>Aboura</b>
<b>10h-12h</b>	Microprocesseurs & DSP TD <b>Bellil</b>	Microprocesseurs & DSP TP <b>Bellil</b>	ELN Num Av : VHDL – FPGA TD <b>Seghier</b>	Systèmes asservis numériques TD <b>Bensaad</b>	Electroacoustique (C) <b>Bensaad</b>	Réseaux et communication industriels TD <b>Aboura</b>
<b>14h-16h</b>	Ethique, déontologie et propriété intellectuelle C <b>Bouarfa</b> Amphi A2	VHDL – FPGA TP <b>Seghier</b>	Avant-projet TP <b>Gouni</b>	Compatibilité électromagnétique C <b>Chami</b>	Systèmes asservis numériques TP <b>Bensaad</b>	Réseaux industriels TP <b>Aboura</b>

*Responsable de Spécialité : N.Chami*